

Echtzeit-Multiplikation mit einem FPGA

**Elektronik II – Prof. Dr. Eberhard Riedle
LMU München**

9. Juli 2018

Referenten: Angelika Jahn, Lukas Husel, Maximilian Feil

- H. Flügel, FPGA-Design mit Verilog, Oldenburg Verlag München
- FPGAs für Maker, C. Elias, dpunkt.verlag
- Geschichte und Einführung in Aufbau und Arbeitsweise von FPGA, M. Fuchs, Proseminar FPGA 2003, Universität Ulm
- <http://www.cis.upenn.edu/~lee/06cse480/lec-fpga.pdf>
- https://www.xilinx.com/support/documentation/data_sheets/ds312.pdf
- <https://www.conrad.de/de/kodierschalter-bcd-0-9-schaltpositionen-10-hartmann-pico-de-131ak2-1-st-701084.html>
- <https://shop.griederbauteile.ch/info/s/SCA.AB.jpg>
- <https://www.conrad.de/de/7-segment-anzeige-gruen-13-mm-22-v-ziffernanzahl-1-kingbright-sc52-11gwa-160261.html>
- <https://www.xilinx.com/products/design-tools/ise-design-suite.html>
- https://www.waveshare.com/w/upload/6/64/3E_Complete_Data_Sheet.pdf